

**LABORATOIRE LEPRINCE – RINGUET**

École polytechnique – Route de Saclay

91128 PALAISEAU CEDEX

Tél. : (33).1.69.33.41.36

Fax : (33).1.69.33.30.02

Site : <http://llr.in2p3.fr>

ORGANISATION DES OUTILS DE CAO – CADENCE -

Résumé :

Ce document décrit la réorganisation des outils CAO Cadence, depuis l'archivage des anciens projets Scald (97A) jusqu'à l'installation de la version SPB15.5.1 sur les PC utilisateurs.

En 2012 c'est maintenant la version SPB16.5 qui est couramment installée.

Rédigé par :

Prénom Nom	Organisme – Mél.
Antoine MATHIEU	mathieu@llr.in2p3.fr

Approuvé par :

Prénom Nom	Organisme – Mél.

Liste de diffusion :

Prénom Nom	Organisme – Mél.
Alain DEBRAINE	debraine@llr.in2p3.fr
Antoine MATHIEU	mathieu@llr.in2p3.fr
Franck GASTALDI	gastaldi@llr.in2p3.fr
Jérôme NANNI	nanni@llr.in2p3.fr
Julien QUARRE	quarre@llr.in2p3.fr
Marc LOUZIR	louzir@llr.in2p3.fr
Rémi CORNAT	cornat@llr.in2p3.fr
Sébastien RATEAU	rateau@llr.in2p3.fr
Thierry ROMANTEAU	romanteau@llr.in2p3.fr
Yannick GEEREBAERT	yannick.geerebaert@polytechnique.fr

Historique du document :

Date	Modifications effectuées	Version
01-12-2006	- Création.	01
06-07-2010	- Remplacement des serveurs ccflex01, ccflex02 et ccflex03 par les serveurs ccflex04, ccflex05 et ccflex06.	02
30-09-2010	- Ajout de la version 16.3 dans le résumé. - §4-3 : mise à jour des noms de serveurs. - Mise à jour de la liste de diffusion.	03
11-04-2012	- Mise à jour des noms des serveurs.	04
18-12-2012	- Mises à jour version logiciel et suppressions de schémas.	05

Documents de référence :

ID	Référence	Titre	Version

SOMMAIRE

1.	INTRODUCTION	3
2.	MIGRATION DES ANCIENS PROJETS	4
2.1.	PROJETS - A. SIMON	5
2.2.	PROJETS - C. RENARD	6
2.2.1.	BABAR	6
2.2.2.	H1_IET	7
2.2.3.	H1_LUMI	7
2.3.	PROJETS - L. ZLATEVSKI	8
3.	MIGRATION DES LIBRAIRIES DE COMPOSANTS	9
4.	INSTALLATION DU LOGICIEL	10
4.1.	INSTALLATION INDIVIDUELLE SUR PC	10
4.2.	MONTAGE DE DISQUES DEPUIS POLFPS1 SUR SON PC	10
4.3.	ACCÈS AUX LICENCES	11
4.4.	AUTRES LICENCES	11
5.	RÉORGANISATION DES LIBRAIRIES	12
5.1.	SYMBOLES « SCHÉMATIQUE »	12
5.2.	EMPREINTES PHYSIQUES ET PASTILLES	12
6.	VUE D'ENSEMBLE DE LA NOUVELLE INSTALLATION	14
7.	ARBORESCENCE DES LIBRAIRIES ET PROJETS	15

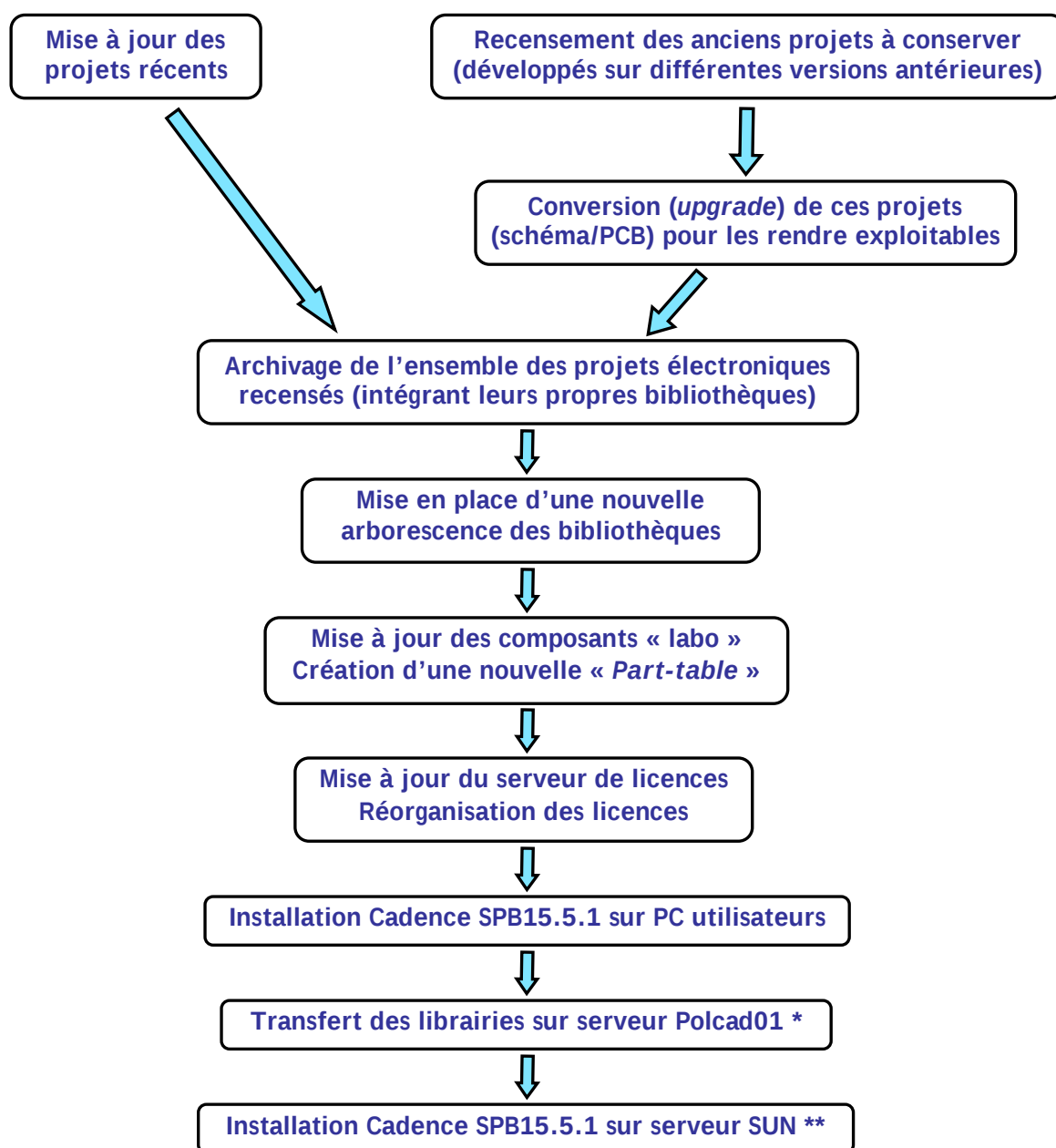
1. INTRODUCTION

La mise à jour des outils logiciels Cadence en version SPB15.5.1 s'est accompagnée d'un certain nombre de modifications dans l'organisation de la CAO Cadence au niveau du service Electronique.

Tout d'abord il a été décidé de « migrer » les anciens projets (passage de Scald en Concept-HDL). La migration d'un projet permet de récupérer la schématique initialement conçue en Scald afin de la rendre utilisable en Concept-HDL.

Ensuite, il a été décidé de remanier l'arborescence des bibliothèques de composants. Une nouvelle architecture a été mise en place, les bibliothèques ont été triées, et notamment les composants « laboratoire ».

Enfin, une réorganisation matérielle et logicielle doit permettre l'utilisation des outils CAO sur PC. Néanmoins une installation sur SUN reste à la disposition d'utilisateurs occasionnels.



* Polcad01 a depuis été remplacé par la machine Polfps1.

** Le serveur SUN n'est plus utilisé en 2012.

2. MIGRATION DES ANCIENS PROJETS

Il a été décidé de migrer les projets initialement conçus en Scald (version 97A ou PE130) pour les rendre de nouveau exploitables en Concept-HDL (version PSD142 utilisée sur Polsun).

La migration s'effectue habituellement sur des projets « archivés », c'est-à-dire sauvegardés de manière condensée avec leurs propres librairies ne comportant que les composants utilisés.

Or, les anciens projets n'ayant pas été archivés, il a d'abord été nécessaire de retrouver leurs composants (et la version correcte) parmi les anciennes librairies Scald encore présentes sur polsun ou sur polsunsrv, et ensuite de migrer ces librairies de Scald vers Concept-HDL.

Une fois le projet migré, on lui re-crée les liens vers les librairies (migrées) dont il a besoin.

Concernant les cartes (.brd), elles ont été mises à jour pour la PSD142.

Les projets ainsi reconstitués ont ensuite été archivés, ce qui permettra une mise à jour simple à chaque nouvelle version du logiciel, et évitera surtout la perte de composants qu'entraîne le déplacement ou la suppression de librairies.

Du fait de la réorganisation des librairies de composants (nouveaux noms et chemins), les anciennes librairies seront supprimées. Chaque utilisateur a donc en charge l'archivage de ses projets récents (conçus en Concept-HDL) afin de ne pas perdre de composants...

Les projets anciens et récents ainsi archivés en PSD142 seront mis à jour lors de leur ouverture en version SPB15.5.1.

Après concertation avec les membres du groupe Electronique, il a été jugé nécessaire de conserver les projets suivants, provenant des comptes polsun d'A. Simon, de C. Renard et de L. Zlatevski.

2.1. PROJETS - A. SIMON

PROJETS	SCHEMAS	CARTES	
PROJ2	cmsh4 cmsh4bis	favgdis.brd gdis.brd	
PROJ5	dccsim0	dccsim0.brd	
PROJ6	ampli_charge ampli_chargemo aqad4_2001 cmstemp	ampli_charge.brd ampli_charge1.brd cmstemp.brd cmstemp2.brd	aqad2-2001-2.brd aqad2-2001.brd aqad3-2001.brd aqad4-2001.brd
PROJ11	cmstemp optca_pc preamp_charge ralna50	cmstemp.brd optca_pc.brd preamp_charge.brd	
PROJ14	shapper	shapper.brd shapper97a.brd	test-diodes.brd
PROJ15	ampli_chargemo fpint_tpg_slb	GND4.brd TESTRES.brd TESTRES1.brd KAPTON_TYPE1.brd	KAPTON_TYPE2.brd KAPTON_TYPE3.brd KAPTON_TYPE4.brd KAPTON_TYPE5.brd
PROJ22	glastn	glastn.brd	
PROJ23	fplumi	fplumi.brd	
PROJ25	fpf0	fpf0.brd	
PROJ26	pdbp2	pdbp2.brd	
PROJ27	pb tpg_flex	tpg_flex50.brd	
PROJ29	tpgb	tpgb.brd	
PROJ30	inttpgb	inttpgb.brd	
PROJ31	conexp int_tpg_slb	AUTOSAVE.brd BOTTOM.brd	conexp.brd int_tpg_slb.brd
PROJ32	fpint_tpg_slb	fpint_tpg_slb1.brd	
PROJ36	coinch	coinch.brd	
PROJ37	suppreamp	suppreamp.brd	
PROJ38	tvm2	tvm21.brd	
PROJ40	glastx	glastx.brd	
PROJ41	glastm gtest1	gtest1.brd	
PROJ42	ali_test_amp pciexp	CN.brd rallpci.brd	

On retrouvera ces projets dans les répertoires suivants :

/cadence/ARCHIVES_PROJETS/ARCHIVES_SIMON/

ampli_chargemo_archive/ aqad4_2001_archive/ coinch_archive/ cmsh4_archive/ conexp_archive/ dccsim0_archive/ fpf0_archive/	fpint_tpg_slb_archive/ fplumi_archive/ glastn_archive/ glastx_archive/ gtest1_archive/ inttpgb_archive/ pb_archive/	pciexp_archive/ pdbp2_archive/ preamp_charge_archive/ shapper_archive/ suppreamp_archive/ tpgb_archive/ tvm2_archive/
---	---	---

2.2. PROJETS - C. RENARD

2.2.1. BABAR

PROJETS	SCHEMAS			CARTES
BABAR_DCC	analog2 cir_prog2 clk_distri5 clock2	condmb4 connec6 dcc_prod j_tag2	mi_con5 reg6 rx_tx4	dcc.brd fa_ob.brd zl_dcc_prod_v2.brd zl_fav_dcc.brd
BABAR_DCC99	analog2 cir_prog2 clk_distri5 clock2	condmb4 connec6 dcc_prod j_tag2	mi_con5 reg6 rx_tx4	dcc.brd fa_ob.brd zl_dcc_prod_v2.brd zl_fav_dcc.brd
BABAR_DCCP2	cir_prog0 clk_distri3 connec4	dccp2 mi_con1 pll1	reg3 rx_tx2	dcc.brd fa_ob.brd zl_dcc_prod_v2.brd zl_fav_dcc.brd
BABAR_DCCSIM3	dccsim0			dd_dccsim0.brd
BABAR_DCC_PROD	analog2 cir_prog1 clk_distri5 clock2	condmb4 connec6 dcc_prod j_tag1	mi_con4 reg6 rx_tx4	dcc.brd fa_ob.brd zl_dcc_prod_v2.brd zl_fav_dcc.brd
BABAR_DCC_PROD_TOTOF	analog2 cir_prog1 clk_distri5 clock2 condmb3	condmb4 connec6 dcc_prod j_tag1	mi_con3 mi_con4 reg6 rx_tx4	dcc.brd fa_ob.brd zl_dcc_prod_v2.brd zl_fav_dcc.brd
BABAR_DECK0	deck0			
BABAR_DFBSIM2	dfbsim2			dd_dfbsim0.brd
BABAR_DGB0	clk_distri4 clock1	connec5 dgb0	reg5 rx_tx3	zl_dgb.brd
BABAR_DGB0_TOTOF	clk_distri4 clock1 connec5	dgb0 reg4	reg5 rx_tx3	zl_dgb.brd
BABAR_DJB	djb			zl_djb.brd
BABAR_DMB0	analog1 cir_prog1	condmb0 dmb0	mi_con2	zl_dmb.brd
BABAR_DMB0_TOTOF	clk_distri4 clock1	connec5 dgb0	reg5 rx_tx3	dgb0
	analog0 analog1	cir_prog1 condmb0	dmb0 mi_con2	dmb0
BABAR_DMB1	analog2 cir_prog1	condmb1 dmb1	j_tag0 mi_con3	zl_dmb.brd
BABAR_FPF0	fpf0			verif.brd
BABAR_PDB3	pdb3			dd_pdbp2.brd
BABAR_PDBP2	pdbp2			dd_pdbp2.brd
BABAR_PDBP2_TOTOF	pdbp2			dd_pdbp2.brd
BABAR_PDBSIM0	pdbsim0			dd_pdbsim0.brd
BABAR_PDB ALIM	pdb_alim			dd_pdbp2.brd

2.2.2. H1_IET

PROJETS	SCHEMAS			CARTES
CABLES	afse_sw anbx_fe	bus_serie emeth1_sw	fe_sw	
afse3450_archive	afse3450			afse3450.brd faafse.brd
doc	banctest chassis_etl debugv262 detecdesy detecjune94	detecplnhex detecnov94 detecnumerote ebauche etl	joue_giet maille merg_brd_atof sw tests_s_w	
emeth1_archive	emeth1			emeth1.brd emeth2.brd
emeth1_vme_archive	emeth1bis			emeth1bis.brd
giet_archive				fgiet.brd giet.brd
liet_alim_archive	liet_alim			
liet_archive	liet liet_verrue	chronograme		FA_LIET.brd LIET_VERSION1.brd LIET_VERSION2.brd liet_2.brd
liet_pc	liet_pc			liet_pc.brd liet_pc2.brd
sw_archive	slidh1			slidh1ga.brd sw_doc4.brd
sw_droite_archive	slidh1			slidh1dr.brd
sw_reduite_archive	slidh1			
tth1_archive	tth1			tth1.brd

2.2.3. H1_LUMI

2 projets (PN4_TST et XENON) et essentiellement de la documentation et des fichiers vhdI.

Cela représente une cinquantaine de projets, environ 240 pages de schématique et 70 versions de cartes (.brd) mises à jour, auxquels viennent s'ajouter les projets de Lube (page suivante).

2.3. PROJETS - L. ZLATEVSKI

PROJETS	SCHEMAS	CARTES
adp_archive	adp	adp.brd adp_6mars2006.brd
anemom	anemom97	anemom97.brd
carte_test_cms	carte_test_cms	carte_test_cms.brd
carte_test_vme	carte_test_vme	carte_test_vme.brd
ctp_phenix	ctp	ctp.brd ctp_cablage.brd
dac	dac	dac_19mars.brd dac_connectors.brd dac_v2.brd dac_v2_3juin2004.brd doc_fab.brd
deck0	deck0	deck0.brd
demoligne	demoligne	demoligne.brd
dr_eq	dr_eq	dr_eq.brd
driver_vcse	driver_vcse	driver_vcse.brd driver_vcse_20dec.brd spiro_v1.brd
dspe	dspe	dspe.brd
espion	espion	espion.brd
etl	etl doc_1	
evb986	evb986	evb986.brd
evb9901	evb9901	evb9901.brd
evb9903	evb9903	evb9903.brd
evb9907	evb9907	evb9907.brd
exbus	exbus	exbus.brd
hda_h4	hda	hda.brd
hhv_h4	hhv	hhv.brd
ibis	ibis	ibis.brd
lumi_h1	lumi	lumi1.brd lumi2.brd lumi3.brd
mds2001_h1	mds2001	mds2001.brd
mfcc_h1	mfcc	ext_mfcc2.brd
pci_da	pci_da	
pulse_lumi_h1	pulse_lumi	pulse_lumi.brd
ral_h1	ralh1	ralh1.brd
rp_c1_mc_tesla	rpc1_mc	rpc1_mc.brd
tll_h1	tll_h1	tll_h1.brd
vpu95	vpu95	vpu95.brd
vtc_vfe_calice	vtc_vfe	vtc_vfe.brd vtc_vfe_v1.brd
vtc_vfe_v2	vtc_vfe_v2	vtc_vfe_v16.brd vtc_vfe_v2.brd

3. MIGRATION DES LIBRAIRIES DE COMPOSANTS

Les librairies (anciennes) suivantes ont été migrées :

Emplacement	Librairies
polsunsvr/home/lube/libraries/llr/scald/as/	integre
polsunsvr/home/lube/libraries/llr/scald/cr/	cr
polsunsvr/home/lube/libraries/llr/scald/zl/	zl
polsunsvr/cadence/libs/lib_97A/in2p3/	my10kh myhcmos mymm74c + copie des répertoires myalsttl myintegre mypassif suivants : myconnector myinterface mypld parttables mydiscrete mylinear mypower physinfo myfact mylsttl myregulator physlib myfast mymemory mystandard utilitaires myfct mymicro
polsunsvr/cadence/PE130/lib/	100k interface discrete linear fact lsttl fct pld gaas standard hcmos
polsunsvr/cadence/libs/lib_97A/cds_in2p3/	10k a74fast 10kh a74hcmos a74asttl fast (uniquement F02, F08, F245, F74, F164) *
polsunsvr/home_arch/renard/projets/H1_iet/librairies/	CD_analog_devices CD_connecteurs CD_lineaires CD_plds

Une librairie supplémentaire (LIB_SUPPLEM_uprev) a été créée pour migrer les composants *epf10k10a*, *ramkm256k*, *28L22*.

Les librairies migrées ont été renommées et copiées aux emplacements suivants :

Ancien emplacement (sur POLSUNSVR)

```

/home/lube/libraries/llr/scald/as/integre
/home/lube/libraries/llr/scald/cr/cr
/home/lube/libraries/llr/scald/zl/zl
/cadence/libs/lib_97A/in2p3/
/cadence/PE130/lib/
/cadence/libs/lib_97A/cds_in2p3/
/home_arch/renard/projets/H1_iet/librairies/
+ 1 librairie supplémentaire:
```

Nouvel emplacement (sur POLLINCAO)

```

⇒ /cadence/ARCHIVES_LIBRAIRIES/AS_uprev/integre
⇒ /cadence/ARCHIVES_LIBRAIRIES/CR_uprev/cr
⇒ /cadence/ARCHIVES_LIBRAIRIES/ZL_uprev/zl
⇒ /cadence/ARCHIVES_LIBRAIRIES/IN2P3_97A_uprev/
⇒ /cadence/ARCHIVES_LIBRAIRIES/CADENCE_PE130_uprev/
⇒ /cadence/ARCHIVES_LIBRAIRIES/CADENCE_LIB_97A_uprev/
⇒ /cadence/ARCHIVES_LIBRAIRIES/H1_IET_uprev/
⇒ /cadence/ARCHIVES_LIBRAIRIES/LIB_SUPPLEM_uprev/
```

* : lorsqu'un projet utilise l'un de ces 5 composants, la librairie **a74fast** est soit retirée du .cpm, soit décalée en fin de liste, car elle les contient également mais dans une version différente. C'est le composant de la librairie **fast** qui est nécessaire dans ce cas.

4. INSTALLATION DU LOGICIEL

4.1. INSTALLATION INDIVIDUELLE SUR PC

Chaque utilisateur doit disposer du logiciel Cadence installé sur son PC.
Les bibliothèques de composants, les répertoires de travail ne sont plus sur SUN mais sur le serveur appelé **Polfps1**.

4.2. MONTAGE DE DISQUES DEPUIS POLFPS1 SUR SON PC

Il est nécessaire de créer les 4 disques suivants (virtuels) sur son PC afin d'accéder aux répertoires correspondants sur Polfps1 :

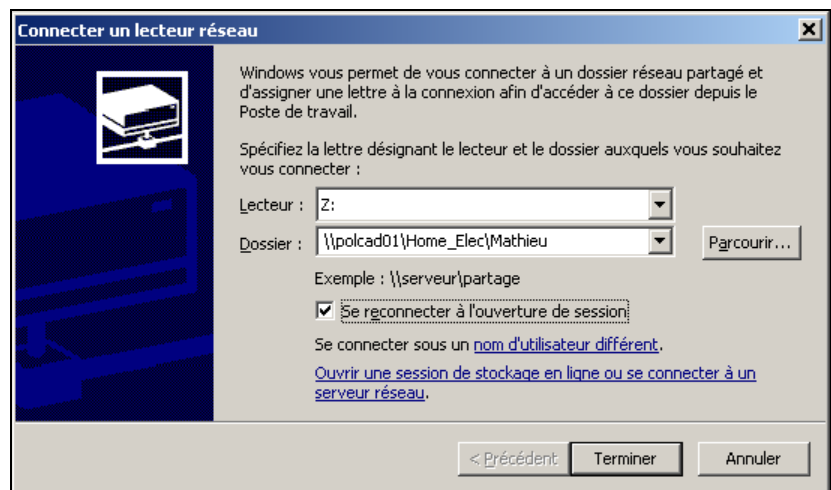
```
\\ polfps1\ Home_Elec\ Nom d'utilisateur
\\ polfps1\ Lib_Cadence
\\ polfps1\ Projets_Cadence
\\ polfps1\ Home_Elec\ Electronique
```

Pour cela, chacun dispose d'un compte sur la machine POLFPS1 et doit monter ces disques comme suit :

- Ouvrir le poste de travail
- Cliquer sur **Outils**
puis **Connecter un lecteur réseau...**

La fenêtre ci-contre s'ouvre.

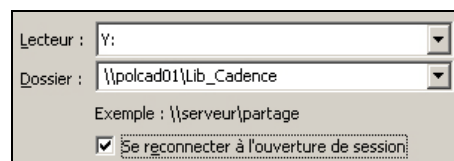
- Dans la zone « **Lecteur** » : choisir **Z:**
- Dans la zone « **Dossier** » : entrer le chemin ci-contre (en remplaçant par son nom)
- Cocher la case « **Se reconnecter à l'ouverture de session** »
- Cliquer sur **Terminer**



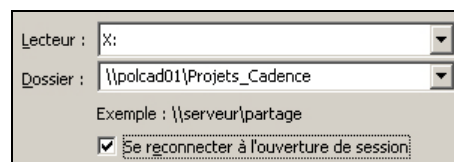
Note 1 : Le lecteur **Z:** doit obligatoirement être associé à « Home_Elec ».

Note 2 : Une fenêtre demande de confirmer les login et mot de passe pour le compte.

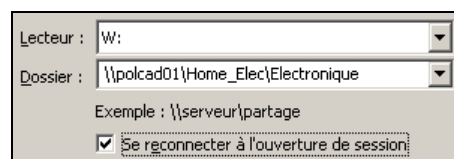
- Répéter l'opération pour monter le lecteur **Y:** avec le dossier **\\ polfps1\ Lib_Cadence**.
(**Y:** étant obligatoirement associé à ce dossier)
Côté utilisateur, tout se passe comme si les librairies étaient installées sur le disque **Y:**



- Répéter l'opération pour monter le lecteur **X:** avec le dossier **\\ polfps1\ Projets_Cadence**.
(**X:** étant obligatoirement associé à ce dossier)
Le disque **X:** sur lequel figurent les projets est par définition le **répertoire de travail**.



- Répéter l'opération pour monter le lecteur **W:** avec le dossier **\\ polfps1\ Home_Elec\ Electronique**.
(**W:** étant obligatoirement associé à ce dossier)
Le disque **W:** contient les fichiers communs utiles à la configuration de Cadence.



NOTE : avant d'utiliser Cadence, vérifier la connexion aux lecteurs réseau (mot de passe) afin d'éviter les erreurs de cds.lib à l'ouverture d'un projet, mais également pour la lecture du fichier d'environnement.

4.3. ACCÈS AUX LICENCES

Cadence utilise FLEXlm pour gérer les licences au niveau de l'utilisateur. La gestion des licences est implantée sur le serveur POLLINCAO. L'utilisateur ne doit donc pas installer la partie « License Manager » proposée en tout début d'installation sur PC (CD-ROM Cadence).
La version FLEXlm10.8 requise pour Cadence SPB15.5.1, a été installée.
D'autres logiciels utilisent également ce gestionnaire de licences.

Afin d'accéder aux licences depuis son PC l'utilisateur doit modifier certaines variables d'environnement, de la manière suivante :

- Démarrer - Paramètres - Panneau configuration
- Cliquer sur **Système**
- Choisir l'onglet **Avancé**
- Cliquer sur **Variables d'environnement**

La fenêtre ci-contre s'ouvre.

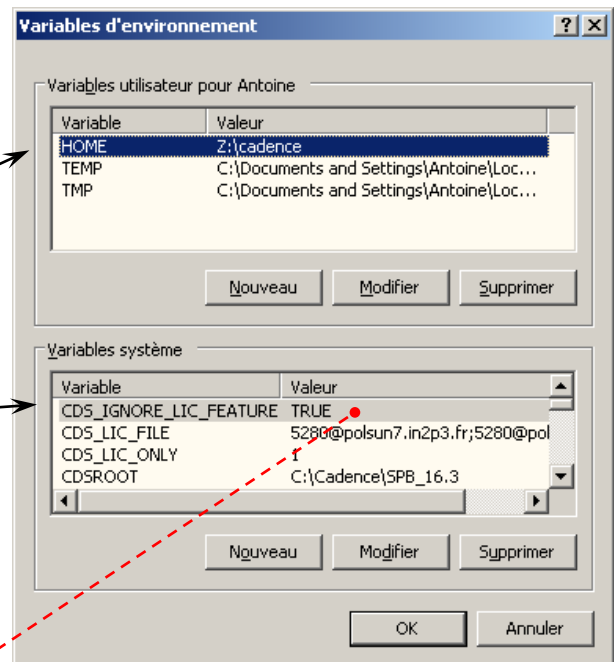
Dans la zone « **variables utilisateur** » :
Déclarer la variable **HOME**
Valeur : **Z:\cadence**

Dans la zone « **variables système** » :
Déclarer la variable **LM_LICENSE_FILE**
Valeur : **5280@pollincao.in2p3.fr**

Déclarer la variable **CDS_LIC_FILE**
Valeur : **5280@ pollincao.in2p3.fr ;**
5280@ccflex04.in2p3.fr ;
5280@ccflex05.in2p3.fr ;
5280@ccflex06.in2p3.fr

- Valider par **OK**.

Note : pour réduire le temps de lancement des outils on peut déclarer la variable système suivante :
CDS_IGNORE_LIC_FEATURE (valeur : **TRUE**).



On déclare le « *Home* » (Cadence) en **Z:\cadence** : c'est dans ce répertoire que figurera le répertoire pcbenv contenant le fichier *env* utilisateur.

4.4. AUTRES LICENCES

Pour toute licence distribuée (type jeton) par exemple Matlab, Hyperlinx, Modelsim, etc... prière de s'adresser au responsable du groupe d'électronique pour en demander l'installation.
En aucun cas une licence de ce type ne pourra être hébergée sur une machine du groupe.

5. RÉORGANISATION DES LIBRAIRIES

Les librairies utilisées jusqu'à maintenant sur Polsun ont été triées et sont maintenant disponibles sur le serveur Polfps1 (voir §4 pour la connexion au lecteur Y: défini par \\Polfps1\Lib_Cadence).

Elles sont accessibles à tout le monde, ce sont les bibliothèques de référence à utiliser (que ce soit depuis un PC ou bien depuis le serveur POLLINCAO).

En aucun cas on ne pointera vers une librairie se trouvant sur une autre machine (... dont le chemin serait susceptible de changer).

L'arborescence des librairies est la suivante :

- la provenance : **cadence, in2p3, cern, llr, ...**
- la version : **V14, V15, V16** : mise à jour, correspondant généralement à la version Cadence
- les symboles et les empreintes physiques : **concept** et **allegro**

5.1. SYMBOLES « SCHÉMATIQUE »

Afin d'utiliser les nouvelles librairies, l'utilisateur disposant d'une installation PC doit modifier le fichier **cds.lib** défini par défaut dans Cadence :

- **Renommer** le fichier suivant : C:\Cadence\SPB_16.5\share\cdssetup\cds.lib en **cds.lib.save**.
- **Copier** le fichier suivant : W:\Configuration Cadence\cds.lib vers C:\Cadence\SPB_16.5\share\cdssetup\

```

DEFINE standard ../library/standard
#SOFTINCLUDE ../library/vlog_cds.lib
#SOFTINCLUDE $CHDL_LIB_INST_DIR/share/library/cds.lib
INCLUDE Y:/llr/V16/concept/cds.lib
INCLUDE Y:/in2p3/V16/concept/cds.lib
INCLUDE Y:/lal/V16/concept/cds.lib
INCLUDE Y:/cern/V16/concept/cds.lib
INCLUDE Y:/cadence/V16/concept/cds_replace.lib

```

Le chemin où figure une librairie Cadence provient de l'IN2P3, qui en fournit une version simplifiée. Elle se substitue à la librairie Cadence initiale (C:\Cadence\SPB_16.5\share\library).

5.2. EMPREINTES PHYSIQUES ET PASTILLES

Les chemins comportant les empreintes physiques et les pastilles peuvent être définis de 3 façons :

- ⇒ au niveau de **Cadence**, dans C:\Cadence\SPB_16.5\share\pcb\text\env : c'est le **env global**, qu'il **ne faut pas modifier**.
- ⇒ au niveau **utilisateur** : copier le fichier W:\Configuration Cadence\env vers Z:\cadence\pcbenv\ C'est le fichier **env** de l'utilisateur et c'est celui qui est lu en priorité. Il est défini par défaut pour tous les projets.

set padpath =	Y:\llr\V16\allegro\padstack4 Y:\cern\V16\allegro\padstack4	Y:\in2p3\V16\allegro\padstack4	Y:\in2p3\V16\allegro\padcms	Y:\in2p3\V16\allegro\padft\padstack4 (exemple pour la classe 4)
set psmath =	Y:\llr\V16\allegro\osm Y:\in2p3\V16\allegro\osm Y:\in2p3\V16\allegro\exp	Y:\llr\V16\allegro\psm Y:\in2p3\V16\allegro\psm	Y:\llr\V16\allegro\ssm Y:\in2p3\V16\allegro\ssm	Y:\in2p3\V16\allegro\bsm Y:\cern\V16\allegro\psm

- ⇒ au niveau **projet** : dans le setup Allegro du projet, en cochant la case **CPM** on déclare que c'est le chemin présent dans le .cpm qui fait foi (ne modifie pas le fichier **env** de l'utilisateur).

D'une manière générale, on utilisera en priorité les empreintes labo (empreintes IN2P3 corrigées, et dont le *Jedec Type* commence par « C ... ») plutôt que les empreintes IN2P3 commençant par « S ... ».

Les empreintes physiques associées aux composants de la librairie Cadence sont rangées dans le même répertoire que les empreintes IN2P3 car elles sont remaniées au pas métrique, contrairement aux empreintes d'origine (dans C:\Cadence\SPB_16.5\share\pcb\pcb_lib\symbols) qui sont en ***inch*** (pouce).

On **n'utilisera donc jamais** les composants fournis avec l'installation Cadence.

Les symboles schématique sont dans : Y:\cadence\ V16\ concept\

Les empreintes et pastilles sont dans : Y:\ in2p3\ V16\ allegro\

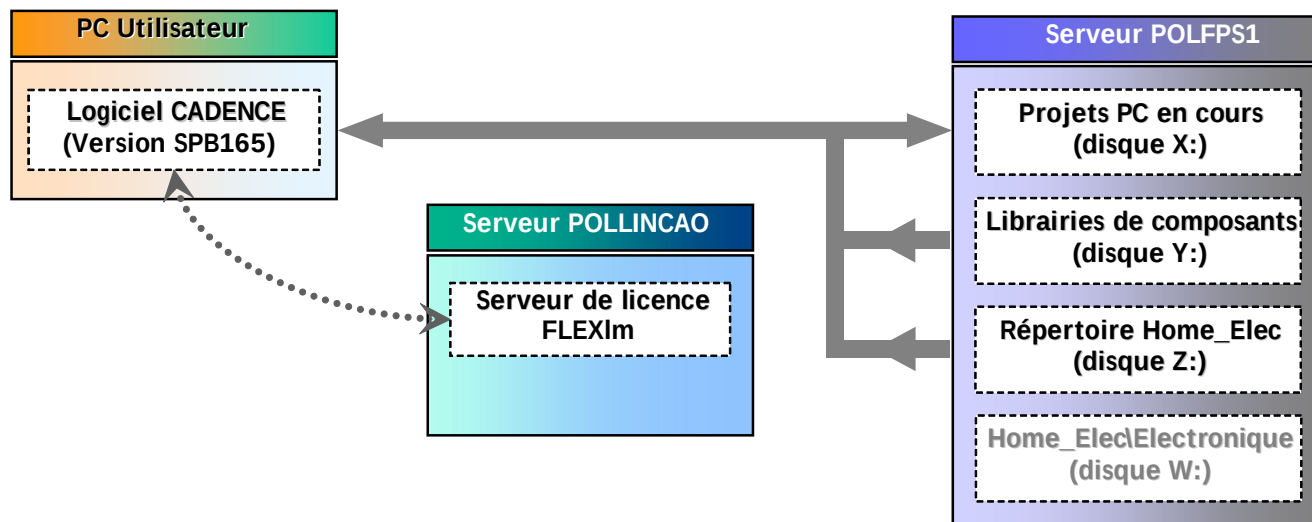
Les composants créés par le laboratoire ont été triés, mis à jour, et renommés. Ils sont disponibles dans la librairie LLR.

Une nouvelle *Part-table* « labo » a également été créée pour remplacer l'ancienne, devenue obsolète mais surtout inutilisable suite aux modifications (format de *Part-table*) des librairies IN2P3.

Cette nouvelle *Part-table* se trouve à l'emplacement suivant : Y:\ llr\ Part_Table_LL.R.ptf

Les utilisateurs devront la déclarer dans le setup de tout nouveau projet.

6. VUE D'ENSEMBLE DE LA NOUVELLE INSTALLATION



7. ARBORESCENCE DES LIBRAIRIES ET PROJETS

